

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-145734

(43)Date of publication of application : 28.05.1999

(51)Int.Cl.

H03F 1/32
H04B 1/04

(21)Application number : 10-235837

(71)Applicant : HARRIS CORP

(22)Date of filing : 21.08.1998

(72)Inventor : DANIELSONS DAVID
MERIDETH BRUCE

(30)Priority

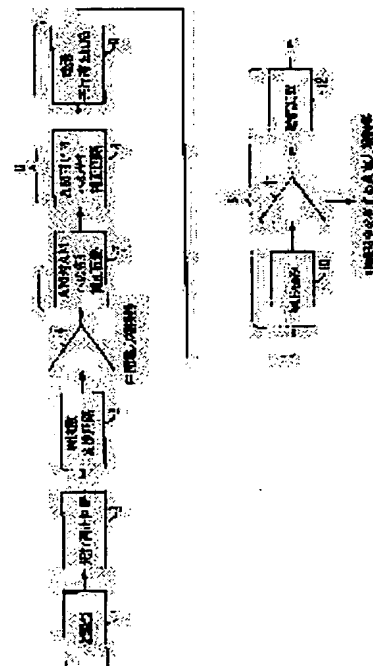
Priority number : 97 57096 Priority date : 27.08.1997 Priority country : US

(54) METHOD AND DEVICE FOR ADVANCE-CORRECTING DISTORTION OF POWER AMPLIFIER

(57)Abstract:

PROBLEM TO BE SOLVED: To correct linear and non-linear distortions by permitting respective amplifiers to shift input signals, so that they are detached from intended values, associating correction means with one of plural amplifiers and connecting the means between the output of the intermediate amplifier and the associated amplifier so as to correct the distortion.

SOLUTION: This power amplifier 5 is constituted of a matching network which is used for input cavity viewed in a fixed device or the device of a vacuum, tube-type. Linear distortion is constituted of a frequency response error from the ideal linear characteristic of the amplifier and a phase error. An amplifier 11 generates nonlinear distortions by the operation mode and a saturation characteristic. An RF advance correction circuit 6 is constituted of a linear advance correction circuit 9, the nonlinear advance correction circuit 8 of AM versus PM and the nonlinear advance correction circuit 7 of AM versus AM. The linear advance correction circuit 9 has a function of precisely advance-correcting the linear distortion 10 of the amplifier and the nonlinear advance correction circuits 7 and 8 precisely correct the nonlinear distortion of the amplifier 11.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C): 1998,2003 Japan Patent Office

This Page Blank (uspic,

文獻3

(19)日本国特許庁 (J P)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平 1 1 - 1 4 5 7 3 4

(43)公開日 平成 1 1 年 (1 9 9 9) 5 月 2 8 日

(51)Int.Cl.⁶

識別記号

庁内整理番号

F I

技術表示箇所

H03F 1/32

H03F 1/32

H04B 1/04

H04B 1/04

R

審査請求 未請求 請求項の数 1 1 O L (全 7 頁)

(21)出願番号 特願平 1 0 - 2 3 5 8 3 7

(22)出願日 平成 1 0 年 (1 9 9 8) 8 月 2 1 日

(31)優先権主張番号 0 5 7 0 9 6

(32)優先日 1 9 9 7 年 8 月 2 7 日

(33)優先権主張国 米国 (U S)

(71)出願人 5 9 4 0 7 1 6 7 5

ハリス コーポレーション

Harris Corporation

アメリカ合衆国 フロリダ 3 2 9 1 9

メルバーン、ウエスト・ナサ・ブルバード

1 0 2 5

(72)発明者 デイヴィッド ダニエルソンズ

アメリカ合衆国、ミズーリ 6 3 4 0 1、

ハニバル、ノース・フィフス 5 0 8

(72)発明者 ブルース メリデス

アメリカ合衆国、イリノイ 6 2 3 5 1、

メンドン、ボックス 1 1 1 アールアール

1

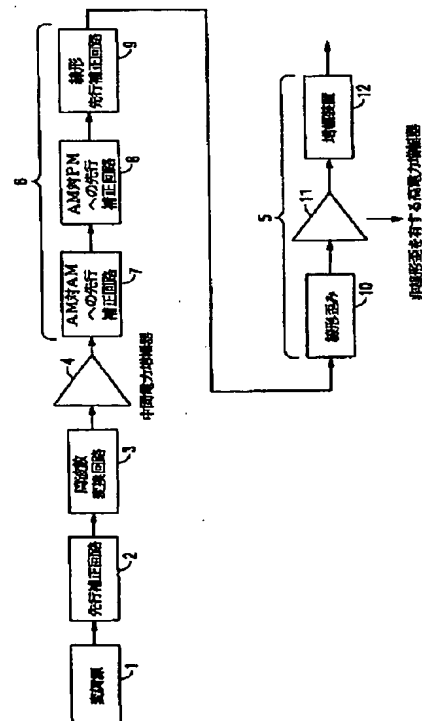
(74)代理人 弁理士 伊東 忠彦 (外 1 名)

(54)【発明の名称】電力増幅器の先行歪み補正方法及び装置

(57)【要約】

【課題】 デジタルテレビジョン送信機で用いられる高電力増幅器の線形及び非線形歪みの補正又は先行補正用の装置及び関連する方法を提供する。

【解決手段】 増幅器路を有し、信号源と、中間増幅段と、該増幅器路に沿って直列に順次接続された電力増幅段と、複数の補正手段とを含み、該電力増幅段は並列に動作的に接続された複数の増幅器を含み、該増幅器のそれぞれはそれらの意図された値から離れるよう入力信号をシフトし、該補正手段のそれぞれは該複数の増幅器の一つと関連し、該中間増幅器段の出力と該関連した増幅器との間に接続され、該関連した増幅器により引き起こされた歪みを補正するよう信号入力を該関連した増幅器への信号入力を予め歪ませた増幅器回路。



【特許請求の範囲】

【請求項 1】 増幅器路を有し、信号源と、中間増幅段と、該増幅器路に沿って直列に順次接続された電力増幅段とを含み、該電力増幅段は並列に動作的に接続された複数の増幅器と、複数の補正手段とを含み、該増幅器のそれぞれはそれらの意図された値から離れるよう入力信号をシフトし、該補正手段のそれぞれは該複数の増幅器の一つと関連し、該中間増幅器段の出力と該関連した増幅器との間に接続され、該補正手段のそれぞれは該関連した増幅器により引き起こされた歪みを補正するよう該関連した増幅器への信号入力を予め歪ませる増幅器回路。

【請求項 2】 該補正手段のそれぞれは該関連した増幅器により引き起こされた位相及び振幅歪みを補正する手段を含み、該補正手段のそれぞれは該関連した増幅器により引き起こされた線形及び非線形歪みを補正する補正手段を含む請求項 1 記載の増幅器。

【請求項 3】 該中間増幅段は入力信号をその意図した値から離れた値にシフトさせる増幅器を含み、該増幅手段は該中間増幅器段の該関連した増幅器により引き起こされた歪みを補正するよう該中間増幅器段の該関連した増幅器に入力された信号を予め歪ませる該中間増幅段の該増幅器と関連した補正手段を含む請求項 1 又は 2 記載の増幅器。

【請求項 4】 該補正手段のそれぞれは操作者からの外部入力により制御され、該補正手段のそれぞれは該関連した増幅器により引き起こされた A M 対 A M 歪みを補正する利得伸張／圧縮手段及び該関連した増幅器により引き起こされた A M 対 P M 歪みを補正する位相伸張／圧縮手段を含む請求項 3 記載の増幅器。

【請求項 5】 該補正手段のそれぞれは調整可能であり、該補正手段はそれが調整されるように信号振幅を一定に保つ補正利得制御手段を含み、該補正利得制御手段は該補正制御手段の出力のサンプルの結合をオフする手段と、2つのサンプルを比較する手段と、信号振幅を減衰する手段とを含む請求項 4 記載の増幅器。

【請求項 6】 該補正手段は一定の出力レベルで該関連する増幅器の出力レベルを維持する自動電力制御を含み、該補正手段のそれぞれは利得を変更する利得変更手段と位相を変更する位相変更手段とを含む請求項 1 乃至 5 のうちのいずれか 1 項記載の増幅器。

【請求項 7】 該利得変更手段は入力信号を 2 つの成分に分割する手段と、第一の該成分を操作する固定減衰手段と、第二の該成分を操作する電圧依存減衰手段と、2つの操作された成分を結合する手段とを含み、該位相変更手段は入力信号を 90° 位相のずれた 2 つの成分に分割する手段と、第一の該成分を操作する固定減衰手段と、第二の該成分を操作する電圧依存減衰手段と、2つの操作された成分を結合する手段とを含む請求項 6 記載の増幅器。

【請求項 8】 増幅器路に沿って直列な複数の増幅器段を有し、該増幅器段のそれぞれは入力信号がそれらの意図された値から離れてシフトする歪みを被る増幅器と、それぞれが該増幅器段の一つと関連し、それに直列であり、関連した増幅器の歪みシフトを補正するために信号を予め歪ませるよう該関連した増幅器段に信号を入力する複数の先行補正手段とを有し、該先行補正手段の少なくとも一つは該関連した増幅器段により引き起こされる位相及び振幅歪みを補正するよう含まれる信号を増幅する増幅器回路。

【請求項 9】 少なくとも一つの該先行補正手段は少なくとも一つは調節可能である該先行補正手段を有する該関連する増幅器段により引き起こされた線形及び非線形歪みに対する補正手段を含み、該先行補正手段はそれが調整されるように信号振幅を一定に保つ補正利得制御手段を含み、該補正利得制御手段は該先行補正手段への信号入力のサンプルの結合をオフする手段と、その出力のサンプルの結合をオフする手段と、2つのサンプルを比較する手段と、該比較にตอบสนองして信号振幅を減衰する手段とを含み、該先行補正手段は一定の出力レベルで該関連する増幅器の出力レベルを維持する自動電力制御を含み、該先行補正手段のそれぞれは利得を変更する利得変更手段と位相を変更する位相変更手段とを含む請求項 8 記載の増幅器回路。

【請求項 10】 該利得変更手段は入力信号を 2 つの成分に分割する手段と、第一の該成分を操作する固定減衰手段と、第二の該成分を操作する電圧依存減衰手段と、2つの操作された成分を結合する手段とを含み、該位相変更手段は入力信号を 90° 位相のずれた 2 つの成分に分割する手段と、第一の該成分を操作する固定減衰手段と、第二の該成分を操作する電圧依存減衰手段と、2つの操作された成分を結合する手段とを含む請求項 9 記載の増幅器。

【請求項 11】 増幅器路を有し、信号源と、中間増幅段と、該増幅器路に沿って直列に順次接続された電力増幅段とを含み、該電力増幅段は並列に動作的に接続された複数の増幅器を含み、該増幅器のそれぞれはそれらの意図された値から離れるよう入力信号をシフトするよう信号を入力され、複数の補正手段を有し、そのそれぞれは該複数の増幅器の一つと関連し、該中間増幅器段の出力と該関連した増幅器との間に接続され、該関連した増幅器により引き起こされた歪みを補正するよう中間増幅器及び補正手段のそれぞれに関連した増幅器の入力からの信号を予め歪ませる増幅器回路から増幅され、補正された信号を提供する方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明はデジタルテレビジョン送信機で用いられる高電力増幅器の線形及び非線形歪みに関する。

【 0 0 0 2 】

【従来の技術】テレビジョン及びデジタルテレビジョン送信機で用いられている高電力増幅器では増幅器はスペクトル再生 (r e g r o w t h) を引き起こす望ましくない相互変調積を生ずる。スペクトル再生は増幅器から得られる最大電力を制限しそれを役に立たなくしうる。増幅器からのスペクトル再生はその利得により増倍された入力信号を再生する増幅器能力の偏差から生ずる。これらの偏差は増幅器内の A M 対 A M 及び A M 対 P M 変換により引き起こされる。周波数応答誤差及び位相応答誤差による線形歪みは増幅器内に存在しうる。複数の増幅器が高出力システムに並列に結合されたときにこれらの線形歪みは非線形歪みと相互作用し、従来の先行補正回路を無効化しうる。

【 0 0 0 3 】

【発明が解決しようとする課題】本発明の目的はこれらの線形及び非線形歪みの補正又は先行補正用の装置及び関連する方法を提供することにある。

【 0 0 0 4 】

【課題を解決するための手段】上記目的は、増幅器路を有し、信号源と、中間増幅段と、該増幅器路に沿って直列に順次接続された電力増幅段とを含み、該電力増幅段は並列に動作的に接続された複数の増幅器と、複数の補正手段とを含み、該増幅器のそれぞれはそれらの意図された値から離れるよう入力信号をシフトし、該補正手段のそれぞれは該複数の増幅器の一つと関連し、該中間増幅器段の出力と該関連した増幅器との間に接続され、該補正手段のそれぞれは該関連した増幅器により引き起こされた歪みを補正するよう該関連した増幅器への信号入力を予め歪ませる増幅器回路を含む本発明により達成される。

【 0 0 0 5 】本発明はまた、増幅器路に沿って直列な複数の増幅器段を有し、該増幅器段のそれぞれは入力信号がそれらの意図された値から離れてシフトする歪みを被る増幅器と、それぞれが該増幅器段の一つと関連し、それに直列であり、関連した増幅器の歪みシフトを補正するために信号を予め歪ませるよう該関連した増幅器段に信号を入力する複数の先行補正手段とを有し、該先行補正手段の少なくとも一つは該関連した増幅器段により引き起こされる位相及び振幅歪みを補正するよう含まれる信号を増幅する増幅器回路を含む。

【 0 0 0 6 】本発明は更にまた、増幅器路を有し、信号源と、中間増幅段と、該増幅器路に沿って直列に順次接続された電力増幅段とを含み、該電力増幅段は並列に動作的に接続された複数の増幅器を含み、該増幅器のそれぞれはそれらの意図された値から離れるよう入力信号をシフトするよう信号を入力され、複数の補正手段を有し、そのそれぞれは該複数の増幅器の一つと関連し、該中間増幅器段の出力と該関連した増幅器との間に接続され、該関連した増幅器により引き起こされた歪みを補正

するよう中間増幅器及び補正手段のそれぞれに関連した増幅器の入力からの信号を予め歪ませる増幅器回路から増幅され、補正された信号を提供する方法を含む。

【 0 0 0 7 】

【発明の実施の形態】本発明は以下に図を参照して例により詳細に説明される。図 1 を参照するに、装置は変調源 1 と、先行補正回路 2 と、周波数変換回路 3 と、中間増幅器 4 と、電力増幅器 5 とを有する。A M 対 A M 及び A M 対 P M 変換器からなる先行補正回路 2 は中間増幅器 4 と高出力増幅器 5 内の歪みに対して補正するために用いられる。一以上の高出力増幅器 5 が結合されたときに各高出力増幅器による結合された非線形歪みが各増幅器歪みのそれぞれの幾つかの集合である。先行補正回路 2 は結合された和に対して補正しようとする。この先行補正の結果は相互変調及びスペクトル再生の全体的な改善である。しかしながら各高電力増幅器 5 での線形歪みにより結合された増幅器の相互変調積でのこの全体的な改善は極めて制限され、又は悪化することさえある。これは各高電力増幅器が相互に整合しないための位相差によるものである。

【 0 0 0 8 】図 2 は各高電力増幅器 5 への入力で R F 先行補正回路 6 の付加により改善されたシステムの例を示す。各 R F 先行補正器は各高電力増幅器を補正するよう設定される。これにより各高電力増幅器の間で一様性を有するシステムが得られ、従来技術で得られるよりもより低い相互変調積が各高電力増幅器の各出力で得られる。加えて各高電力増幅器の線形歪みは結果としてより低い相互変調積を有する。

【 0 0 0 9 】図 3 で高出力増幅器 5 はそれぞれの歪み成分を示すよう拡張されている。これらは固体デバイス又は真空管型のデバイスに見える入力空洞に用いられる整合ネットワークからなる。これらの線形歪みは理想的な増幅器の直線的な特性からの周波数応答誤差及び位相誤差からなる。実際の増幅装置 1 1 は、それが固体又は真空管のいずれでもその動作モード、即ち A、A / B 級等及びその飽和特性により非線形歪みを有する。最終的には増幅装置の出力ネットワーク 1 2 は線形歪みを同様に含む。

【 0 0 1 0 】R F 先行補正回路 6 はその簡単な形に拡張されている。それは線形先行補正回路 9 と、非線形の A M 対 P M への先行補正回路 8 と、非線形の A M 対 A M への先行補正回路 7 とからなる。線形先行補正回路 9 は増幅装置の線形歪み 1 0 を正確に先行補正する機能を有する。非線形先行補正回路 7、8 は増幅装置 1 1 の非線形歪みを正確に補正する。この回路順序の顕著な結果は回路 7、8、9、1 0、1 1 のカスケードは歪みのない理想的な増幅器に極めて近い。理想的な増幅が並列に結合されるときにそれらは元の理想的な増幅器に近い結合された増幅器を生ずる。

【 0 0 1 1 】図 4 では A M 対 P M への予めの補正をなす

先行補正回路は直交位相 (q u a d r a t u r e) 型回路からなる。位相伸張 (e x p a n d) 回路は 2 つの r f 路が 90° の位相差で形成されたときに形成される。一の路は固定された r f 減衰器で処理される。第二の路は電圧依存減衰器 r f 減衰器により処理される。この減衰器は r f レベルがスロープ入力により決定されるような特定の電圧レベルに達したときにのみ減衰器を除去することが可能である。2 つの路が結合されたときに結果はスロープと閾値入力の設定によりその元の入力から変更されたその位相伝達関数関数を有する信号が出力する。

【 0 0 1 2 】位相圧縮回路は 2 つの r f 路が 90° の位相差で形成されたときに形成される。一の路は固定された r f 減衰器で処理される。第二の路は電圧依存減衰器 r f 減衰器により処理される。この減衰器は r f レベルがスロープ入力により決定されるような特定の減衰量を印加することに加えて閾値入力により決定されるような特定の電圧レベルに達したときに減衰器を適用することが可能である。2 つの路が結合されたときに結果はスロープと閾値入力の設定によりその元の入力から変更されたその位相伝達関数関数を有する信号が出力する。

【 0 0 1 3 】 A M 対 A M への先行補正回路の形成のための先行補正回路は同相型回路からなる。利得伸張回路は 2 つの r f 路が 0° の位相差で形成するときに形成される。一の路は固定された r f 減衰器で処理される。第二の路は電圧依存減衰器 r f 減衰器により処理される。この減衰器は r f レベルが閾値入力により決定されるような特定の電圧レベルに達したときにのみ減衰器を除去することが可能であることに加えて、それはスロープ入力により決定されるような特定の減衰量により除去する。2 つの路が結合されたときに結果はスロープと閾値入力の設定によりその元の入力から変更されたその振幅伝達関数を有する信号が出力する。

【 0 0 1 4 】他の利得圧縮回路は 2 つの r f 回路が 0° の位相差で形成されるときに形成される。一の路は固定された r f 減衰器で処理される。第二の路は電圧依存減衰器 r f 減衰器により処理される。この減衰器は r f レベルが閾値入力により決定されるような特定の電圧レベルに達し、加えてそれがスロープ入力により決定されるような特定の減衰量を印加されたときにのみ減衰器を適用することが可能である。2 つの路が結合されたときに結果はスロープと閾値入力の設定によりその元の入力から変更されたその振幅伝達関数関数を有する信号が出力する。

【 0 0 1 5 】 r f 信号の振幅を先行補正回路が調整されるように補正回路を通して一定に保つために自動利得制御回路が用いられる。入来する信号のサンプルは入力基準を形成するためにサンプルされ、検出される。補正出力のサンプルは出力基準を作成するためにサンプルさ

れ、検出される。入出力の基準は比較され誤差電圧は補正器を通して全体の利得を一定のレベルに保つような方法で可変減衰器を制御する。

【 0 0 1 6 】更なるシステムの増強のために自動電力制御ループが高電力増幅器の出力レベルを一定の出力レベルに保つよう用いられる。高電力増幅器出力のサンプルは出力電力レベルに比例する信号を形成するよう検出される。この信号は電力基準と比較され、誤差信号は出力増幅器を一定のレベルに保持するような方法で減衰器を制御するよう発生され、複数増幅器の結合損失を増強する。好ましい一実施例では電圧依存減衰器のそれぞれのスロープと閾値は操作者により設定／調節される。

【 0 0 1 7 】テレビジョン及びデジタルテレビジョン送信機及び増幅器で用いられる高電力増幅器の線形及び非線形歪みは望ましくない相互変調積を生ずる。スペクトル再生は増幅装置から得られる最大電力を制限し、それを不要にする。増幅装置からのスペクトル再生はその利得により増倍された入力信号を再現しうる増幅器の偏差から生ずる。これらの偏差は増幅器内の A M 対 A M 及び A M 対 P M 変換により引き起こされる。周波数応答誤差及び位相応答誤差による線形歪みは増幅器内に存在しうる。複数増幅器が高電力システムで並列に結合されたときにこれらの線形歪みは非線形歪みと相互作用し、従来の先行補正回路の効果を失わせる。本発明はこれらの線形及び非線形歪みを補正又は先行補正する方法及び装置を提供する。

【図面の簡単な説明】

【図 1】従来技術の複数の増幅器が並列に結合された高電力増幅器を示す。

【図 2】各高電力増幅器への入力で R F 先行補正回路の付加により改善された本発明による電力増幅器の先行歪み補正方法及び装置を示す。

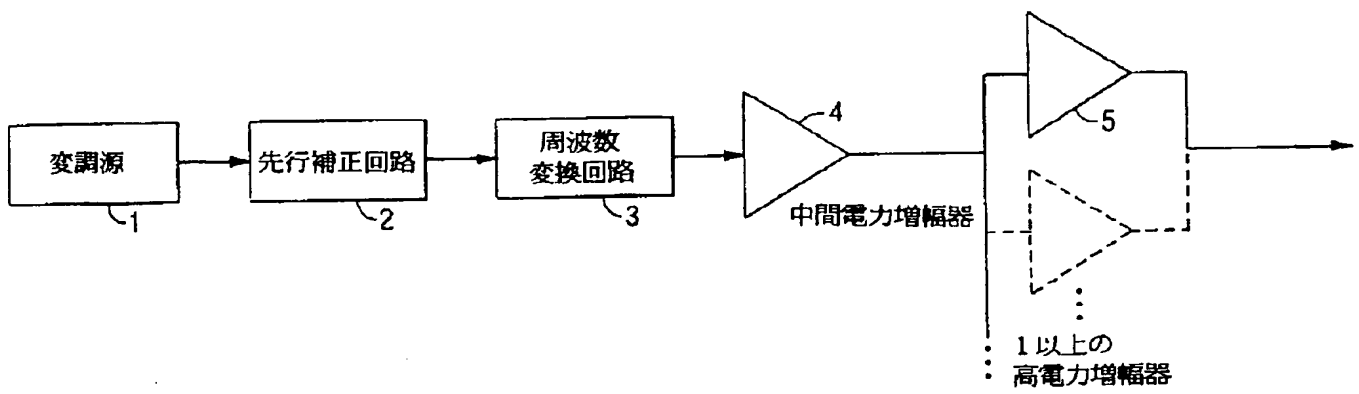
【図 3】高出力増幅器がそれぞれの歪み成分を示すよう拡張された本発明の実施例を示す。

【図 4】 A M 対 P M への先行補正をなす先行補正回路が直交位相型回路からなる本発明の実施例を示す。

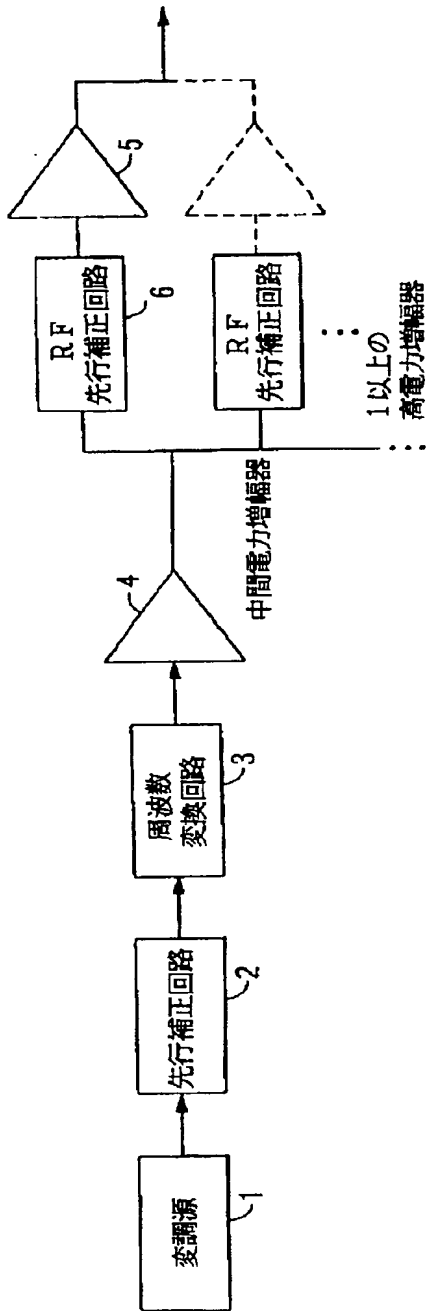
【符号の説明】

- 1 変調源
- 2 先行補正回路
- 3 周波数変換回路
- 4 中間増幅器
- 5 電力増幅器
- 6 R F 先行補正回路
- 7 A M 対 A M への先行補正回路
- 8 A M 対 P M への先行補正回路
- 9 線形先行補正回路
- 10、12 線形歪み
- 11 増幅装置

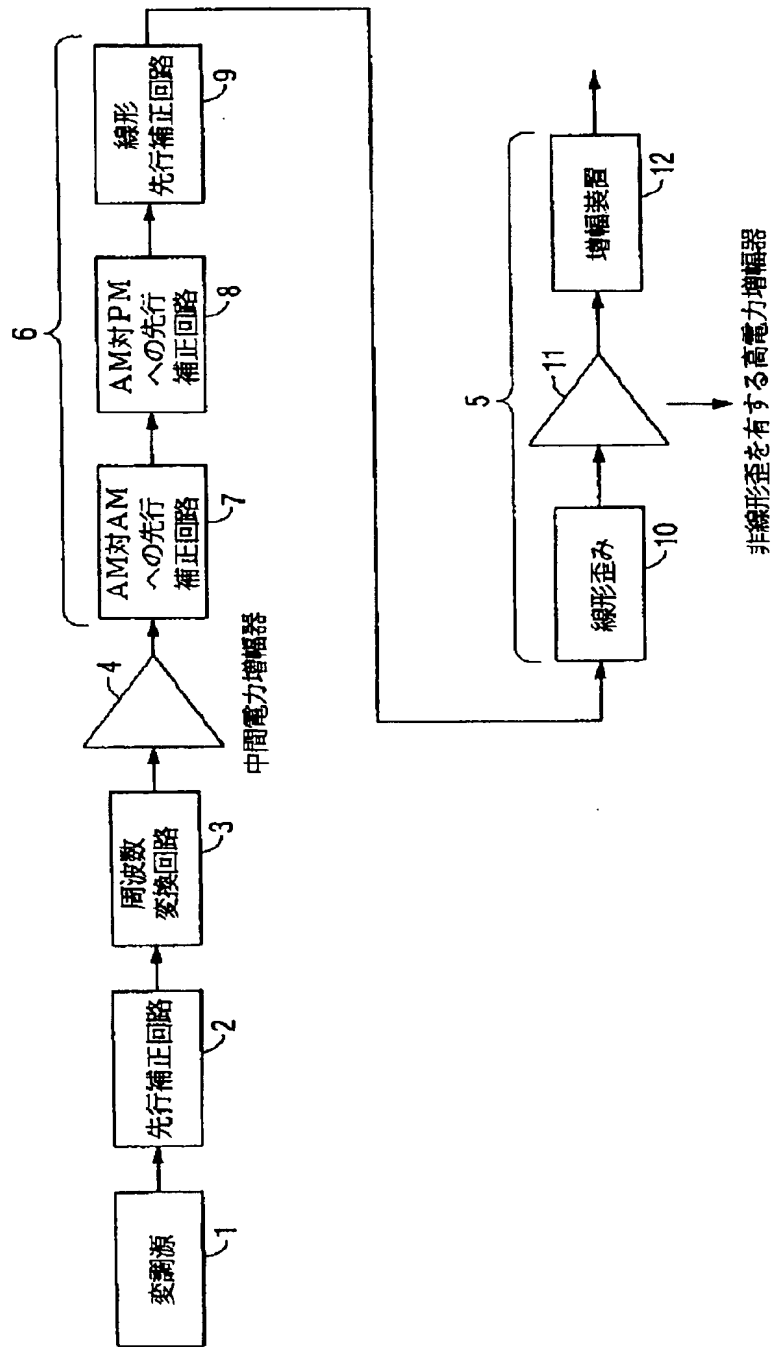
【 図 1 】



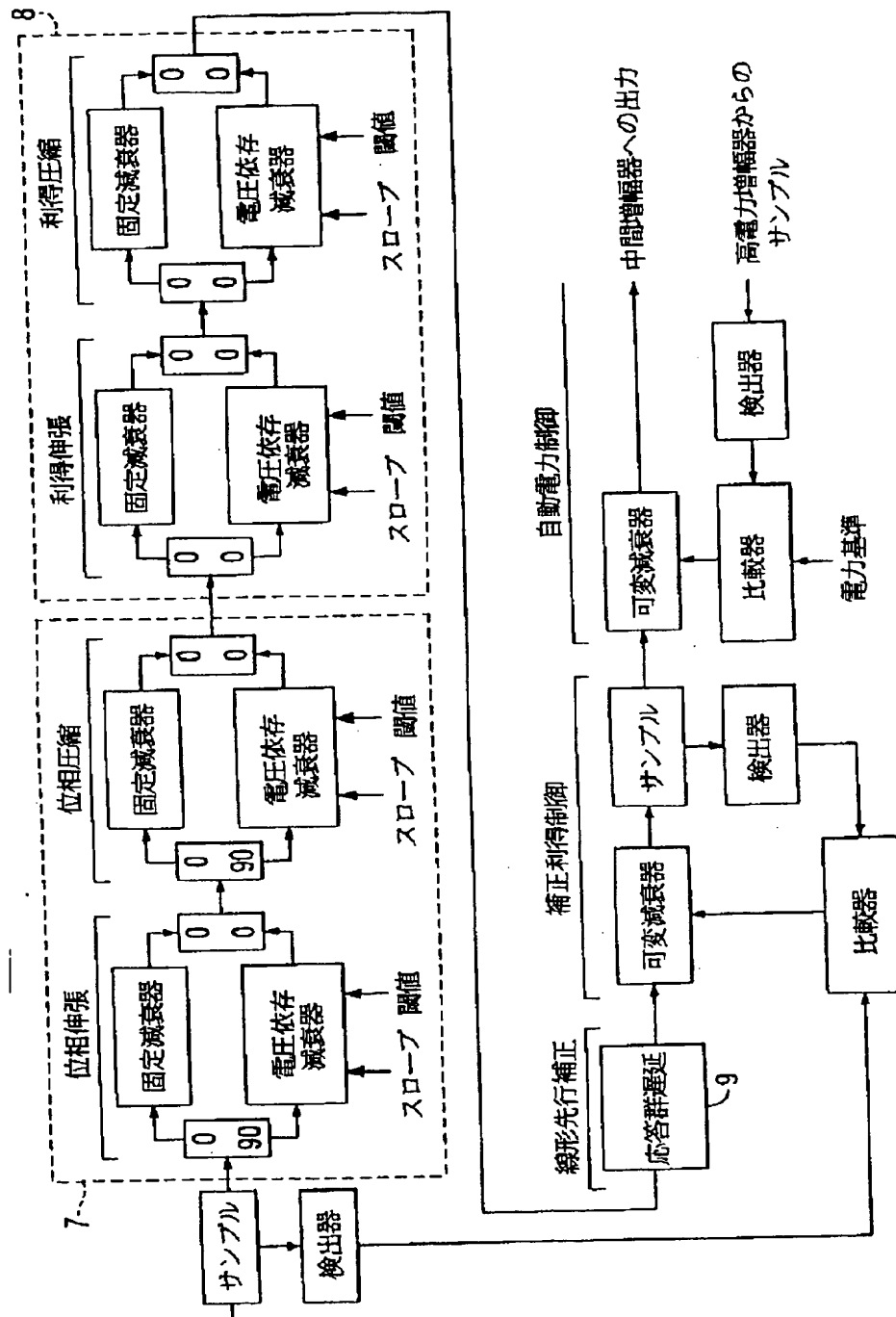
【 図 2 】



【 図 3 】



【 図 4 】



This Page Blank (uspto)